

ENGINE

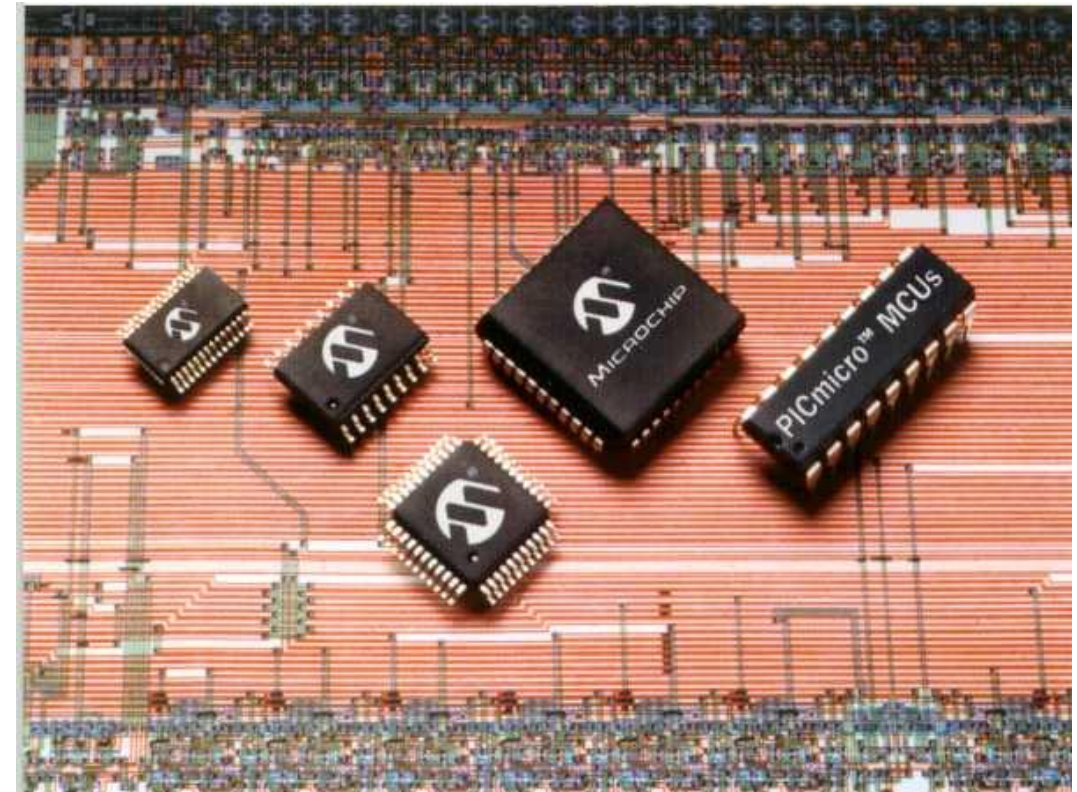


TEACHING ONLINE ELECTRONICS, MICROCONTROLLERS AND PROGRAMMING
IN HIGHER EDUCATION

4. INT0, INT1, INT2 interrupts

Περιεχόμενα

- Εισαγωγή



4. Interrupts

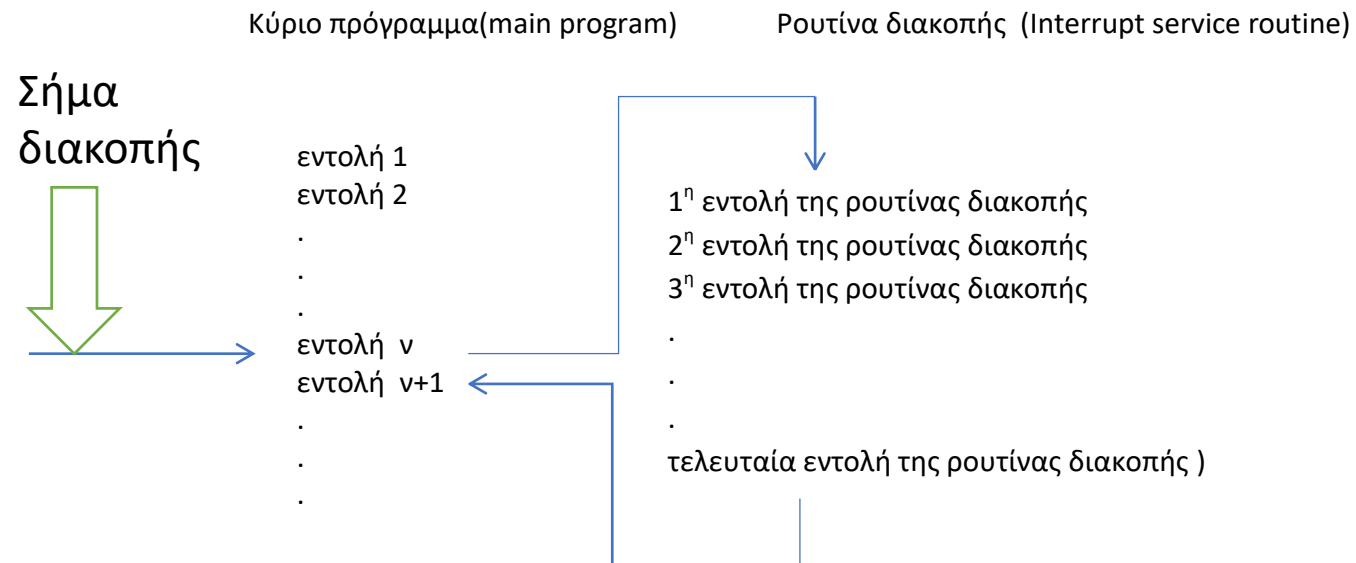
Εισαγωγή

Διακοπές (Interrupts)

Τι εννοούμε με τον όρο διακοπή (Interrupt) στους μικροελεγκτές;

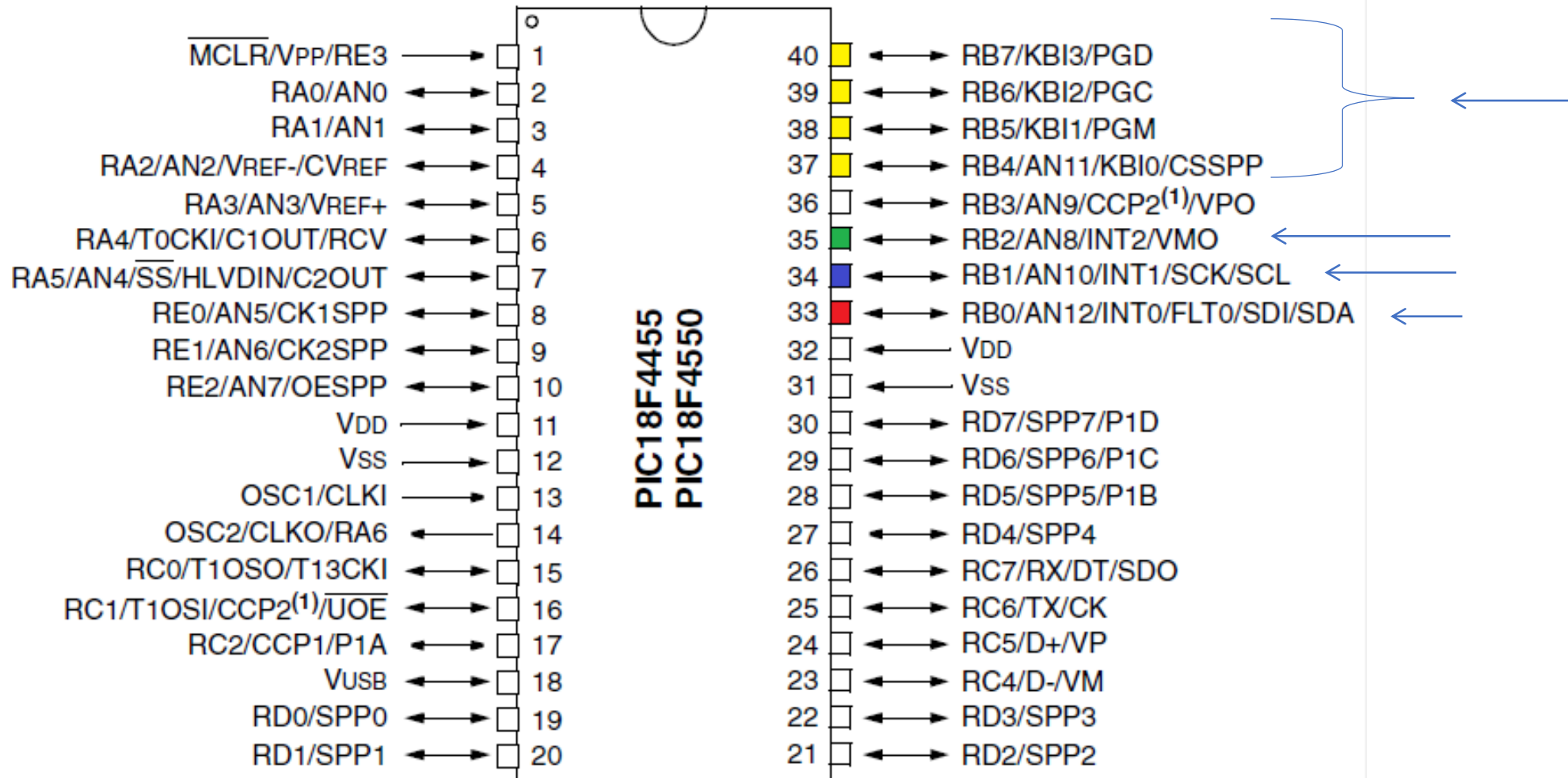
Διακοπή(Interrupt) είναι η διακοπή της εκτέλεσης της ροής του προγράμματος του μικροελεγκτή προκειμένου να εκτελεστεί ένα κομμάτι προγράμματος το οποίο ονομάζεται ρουτίνα διακοπής

Παράδειγμα:



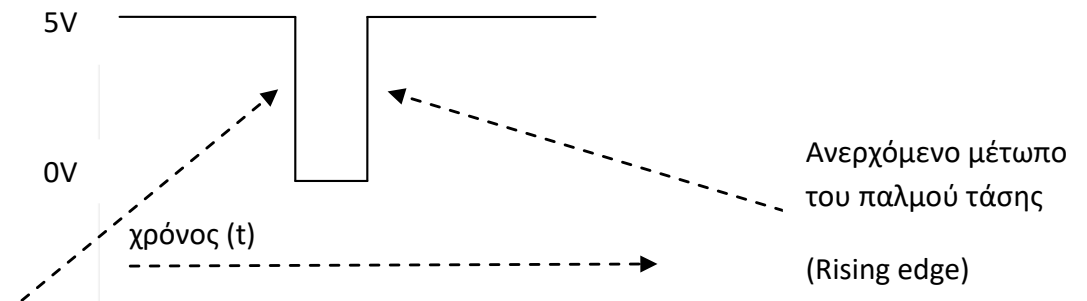
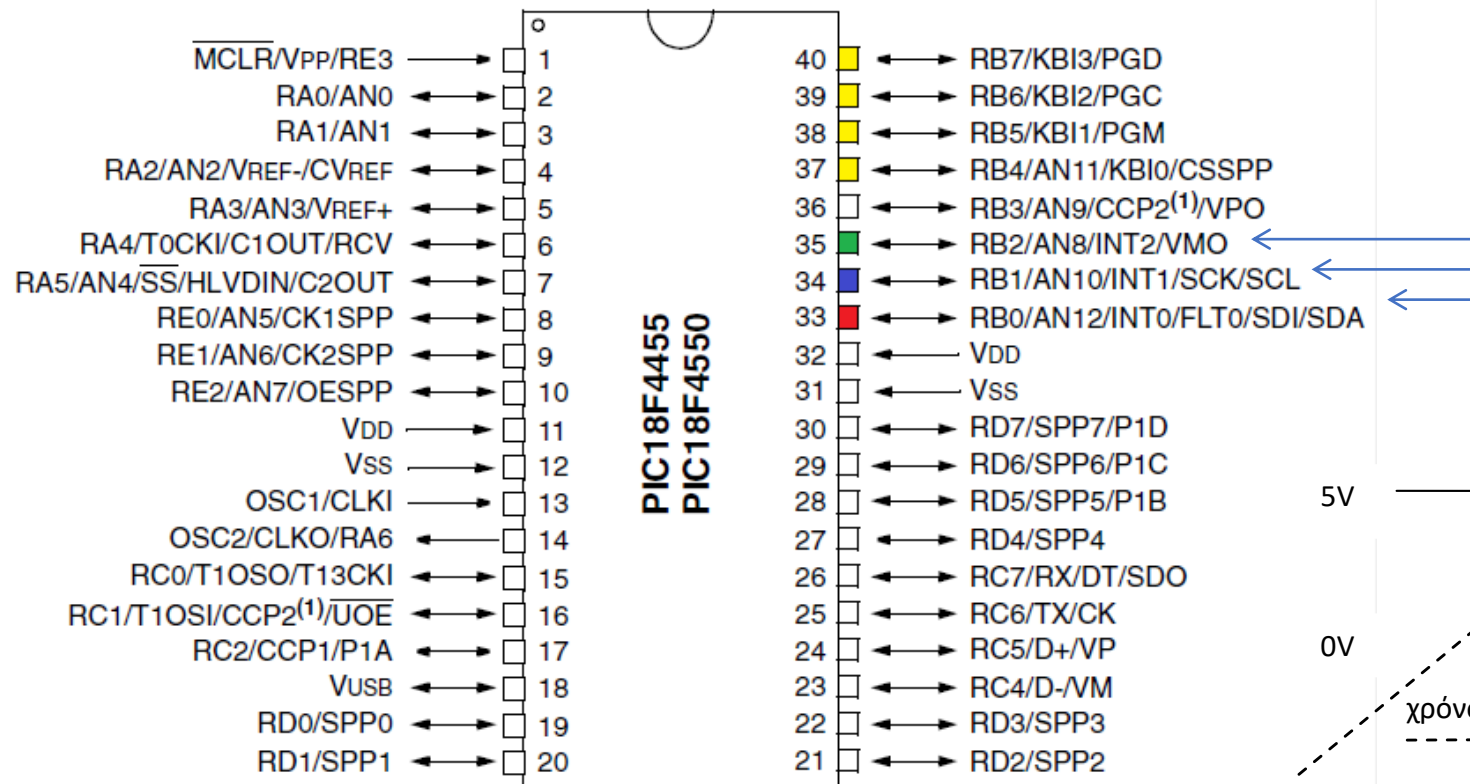
4. Interrupts Εισαγωγή

Εξωτερικές Διακοπές (Interrupts)



4. Interrupts Εισαγωγή

Εξωτερικές Διακοπές (Interrupts)



Κατερχόμενο μέτωπο
του παλμού τάσης

(Falling edge)

4. Interrupts

Εισαγωγή

Εντολές στον CCS C Compiler

```
enable_interrupts(GLOBAL); //ενεργοποίηση όλων των διακοπών  
enable_interrupts(INT_EXT1); //ενεργοποίηση των διακοπών από τον  
// RB1/INT1 ακροδέκτη
```

Καθορισμός του μετώπου του παλμού το οποίο θα προκαλέσει τη διακοπή
`ext_int_edge (source, edge)`

Παράδειγμα:

```
ext_int_edge( 2, L_TO_H); // Με την εντολή αυτή ορίζουμε ότι η διακοπή  
από τον ακροδέκτη INT2 θα γίνει στο ανερχόμενο μέτωπο του παλμού.  
Low to High
```

ENGINE Partnership

- Warsaw University of Technology (PL) - *coordinator*
- IHU - International Hellenic University (GR)
- EDUMOTIVA - European Lab for Educational Technology (GR)
- University of Padova (IT)
- University of Applied Sciences in Tarnow (PL)



INTERNATIONAL
HELLENIC
UNIVERSITY



UNIVERSITÀ
DEGLI STUDI
DI PADOVA



CONTACT:



www.engined.eu



angelika.tefelska@pw.edu.pl



[@projectENGINE1](https://twitter.com/projectENGINE1)



[@EUprojectEngine](https://www.facebook.com/EUprojectEngine)



Erasmus+

This project has been funded with support from the European Commission. This publication reflects the views only of the author, and the Commission cannot be held responsible for any use which may be made of the information contained therein.